

## Тема 5

### Байт состояния, временная диаграмма его выдачи на шину данных. Сигнал синхронизации. Схема хранения байта состояния

#### Контрольные вопросы

Группа \_\_\_\_\_

Студент \_\_\_\_\_

1. С какой микросхемы поступают на микропроцессор синхроимпульсы?

2. Зачем нужен сигнал синхронизации SYNC? \_\_\_\_\_

3. По какому сигналу начинается машинный цикл? \_\_\_\_\_

4. Сколько времени  $SYNC=1$ ? \_\_\_\_\_

5. Какая информация появляется на шине данных по переднему фронту сигнала синхронизации SYNC? \_\_\_\_\_

6. Сколько типов МЦ реализовано в МП? \_\_\_\_\_

7. Для каких типов МЦ бит «Подтверждение прерывания» является активным? \_\_\_\_\_

8. Для каких типов МЦ бит «Запись/Вывод» является активным? \_\_\_\_\_

9. Для каких типов МЦ бит «Стек» является активным? \_\_\_\_\_

10. Для каких типов МЦ бит «Подтверждение останова» является активным? \_\_\_\_\_

11. Для каких типов МЦ бит «Вывод» является активным? \_\_\_\_\_

12. Для каких типов МЦ бит «M1» является активным? \_\_\_\_\_

13. Для каких типов МЦ бит «Ввод» является активным? \_\_\_\_\_

14. Для каких типов МЦ бит «Чтение» является активным? \_\_\_\_\_

15. Перечислите активные сигналы для МЦ «Приём первого байта команды» \_\_\_\_\_

16. Перечислите активные сигналы для МЦ «ЧТЕНИЕ ЗУ» \_\_\_\_\_

17. Перечислите активные сигналы для МЦ «ЗАПИСЬ В ЗУ»  
\_\_\_\_\_
18. Перечислите активные сигналы для МЦ «ЧТЕНИЕ ИЗ СТЕКА»  
\_\_\_\_\_
19. Перечислите активные сигналы для МЦ «ЗАПИСЬ В СТЕК»  
\_\_\_\_\_
20. Перечислите активные сигналы для МЦ «ВВОД»  
\_\_\_\_\_
21. Перечислите активные сигналы для МЦ «ВЫВОД»  
\_\_\_\_\_
22. Перечислите активные сигналы для МЦ «ПРЕРЫВАНИЕ»  
\_\_\_\_\_
23. Перечислите активные сигналы для МЦ «ОСТАНОВ»  
\_\_\_\_\_
24. Перечислите активные сигналы для МЦ «ПРЕРЫВАНИЕ ПРИ  
ОСТАНОВЕ»  
\_\_\_\_\_
25. Для чего необходимо сохранение байта состояния на все время  
машинного цикла? \_\_\_\_\_
26. Приведите примеры микросхем для сохранения байта состояния  
\_\_\_\_\_
27. Нарисуйте схему сохранения байта состояния на регистре K580IP82.
28. Нарисуйте схему сохранения байта состояния на основе шинных  
формирователей K589АП16.