

Тема 5

Байт состояния, временная диаграмма его выдачи на шину данных. Сигнал синхронизации. Схема хранения байта состояния

Контрольные вопросы

Группа _____

Студент _____

1. С какой микросхемы поступают на микропроцессор синхроимпульсы?

2. Зачем нужен сигнал синхронизации SYNC? _____

3. По какому сигналу начинается машинный цикл? _____

4. Сколько времени $SYNC=1$? _____

5. Какая информация появляется на шине данных по переднему фронту сигнала синхронизации SYNC? _____

6. Сколько типов МЦ реализовано в МП? _____

7. Для каких типов МЦ бит «Подтверждение прерывания» является активным? _____

8. Для каких типов МЦ бит «Запись/Вывод» является активным? _____

9. Для каких типов МЦ бит «Стек» является активным? _____

10. Для каких типов МЦ бит «Подтверждение останова» является активным? _____

11. Для каких типов МЦ бит «Вывод» является активным? _____

12. Для каких типов МЦ бит «M1» является активным? _____

13. Для каких типов МЦ бит «Ввод» является активным? _____

14. Для каких типов МЦ бит «Чтение» является активным? _____

15. Перечислите активные сигналы для МЦ «Приём первого байта команды» _____

16. Перечислите активные сигналы для МЦ «ЧТЕНИЕ ЗУ» _____

17. Перечислите активные сигналы для МЦ «ЗАПИСЬ В ЗУ»

18. Перечислите активные сигналы для МЦ «ЧТЕНИЕ ИЗ СТЕКА»

19. Перечислите активные сигналы для МЦ «ЗАПИСЬ В СТЕК»

20. Перечислите активные сигналы для МЦ «ВВОД»

21. Перечислите активные сигналы для МЦ «ВЫВОД»

22. Перечислите активные сигналы для МЦ «ПРЕРЫВАНИЕ»

23. Перечислите активные сигналы для МЦ «ОСТАНОВ»

24. Перечислите активные сигналы для МЦ «ПРЕРЫВАНИЕ ПРИ
ОСТАНОВЕ»

25. Для чего необходимо сохранение байта состояния на все время
машинного цикла? _____
26. Приведите примеры микросхем для сохранения байта состояния

27. Нарисуйте схему сохранения байта состояния на регистре K580IP82.
28. Нарисуйте схему сохранения байта состояния на основе шинных
формирователей K589АП16.