

Тема 4

Регистр команд, дешифрация команд. Принцип выполнения команды: машинные такты, машинные циклы. Типы машинных циклов микропроцессора

Контрольные вопросы

Группа _____

Студент _____

1. Нарисуйте функциональную схему регистра команд с подключением его входов и выходов.
2. Нарисуйте функциональную схему дешифратора команд с подключением его входов и выходов.
3. В какое время в машинном цикле выполняется дешифрация команды? _____

4. В каком случае необходим МТ4? _____

5. В каком случае необходим МТ5? _____
6. Почему активный сигнал выдачи \overline{WR} формируется микропроцессором позже, чем сигнал приема DBIN? _____

7. Какова длительность МЦ приема информации (в машинных тактах)? __
8. Какова длительность МЦ выдачи информации (в машинных тактах)? __
9. Перечислите машинные циклы приема информации в МП (и номера и названия). _____

10. Перечислите машинные циклы выдачи информации из МП (и номера и названия) _____

11. Дайте определение машинному такту _____

12. Дайте определение машинному циклу _____

13. Какова возможная длительность МТ? _____
14. Какова возможная длительность МЦ? _____