

## Тема 4

**Регистр команд, дешифрация команд. Принцип выполнения команды: машинные такты, машинные циклы. Типы машинных циклов микропроцессора**

### Контрольные вопросы

Группа \_\_\_\_\_

Студент \_\_\_\_\_

1. Нарисуйте функциональную схему регистра команд с подключением его входов и выходов.
2. Нарисуйте функциональную схему дешифратора команд с подключением его входов и выходов.
3. В какое время в машинном цикле выполняется дешифрация команды? \_\_\_\_\_  
\_\_\_\_\_
4. В каком случае необходим МТ4? \_\_\_\_\_  
\_\_\_\_\_
5. В каком случае необходим МТ5? \_\_\_\_\_
6. Почему активный сигнал выдачи  $\overline{WR}$  формируется микропроцессором позже, чем сигнал приема DBIN? \_\_\_\_\_  
\_\_\_\_\_
7. Какова длительность МЦ приема информации (в машинных тактах)? \_\_
8. Какова длительность МЦ выдачи информации (в машинных тактах)? \_\_
9. Перечислите машинные циклы приема информации в МП (и номера и названия). \_\_\_\_\_  
\_\_\_\_\_  
\_\_\_\_\_
10. Перечислите машинные циклы выдачи информации из МП (и номера и названия) \_\_\_\_\_  
\_\_\_\_\_  
\_\_\_\_\_
11. Дайте определение машинному такту \_\_\_\_\_  
\_\_\_\_\_
12. Дайте определение машинному циклу \_\_\_\_\_  
\_\_\_\_\_  
\_\_\_\_\_
13. Какова возможная длительность МТ? \_\_\_\_\_
14. Какова возможная длительность МЦ? \_\_\_\_\_